

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 1 月 13 日 (13.01.2005)

PCT

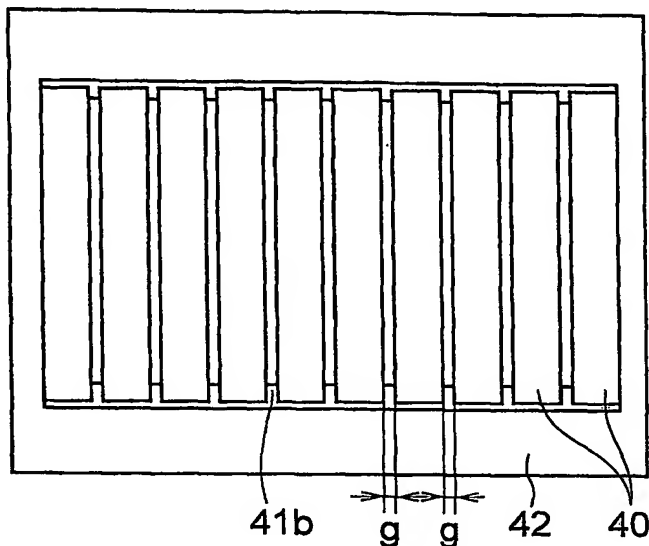
(10) 国際公開番号
WO 2005/004229 A1

- (51) 国際特許分類⁷: H01L 21/68, 21/3065, H02N 13/00
- (21) 国際出願番号: PCT/JP2004/009346
- (22) 国際出願日: 2004 年 6 月 25 日 (25.06.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2003-193479 2003 年 7 月 8 日 (08.07.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 株式会社フューチャービジョン (FUTURE VISION INC.) [JP/JP]; 〒107-0052 東京都港区赤坂 2 丁目 4 番 1 号 白亜ビル 3 F Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 小林 聡樹 (KOBAYASHI, Toshiki) [JP/JP]; 〒220-0101 神奈川県津久井郡城山町町屋 1 丁目 2 番 4 1 号 東京エレクトロン A T 株式会社内 Kanagawa (JP). 岩淵 勝彦 (IWABUCHI, Katsuhiko) [JP/JP]; 〒220-0101 神奈川県津久井郡城山町町屋 1 丁目 2 番 4 1 号 東京エレクトロン A T 株式会社内 Kanagawa (JP).
- (74) 代理人: 小野寺 洋二 (ONODERA, Yoji); 〒104-0032 東京都中央区八丁堀三丁目 9 番 8 号 新京橋第一長岡ビル Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).
- 添付公開書類:
— 国際調査報告書

[続葉有]

(54) Title: ELECTROSTATIC CHUCK FOR SUBSTRATE STAGE, ELECTRODE USED FOR THE CHUCK, AND TREATING SYSTEM HAVING THE CHUCK AND THE ELECTRODE

(54) 発明の名称: 基板ステージ用静電チャック及びそれに用いる電極ならびにそれらを備えた処理システム



(57) Abstract: An electrostatic chuck for a substrate stage, wherein highly pure ceramics is thermally sprayed on the surfaces of bar-like base materials to form a single layer thermally sprayed film so as to form electrodes. The plurality of electrodes are arranged at specified intervals.

(57) 要約: 棒状の基材の表面に高純度セラミックスを溶射して単層の溶射膜を形成して電極を構成し、複数の該電極を隙間を保って配置した基板ステージ用静電チャックとする。



2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。